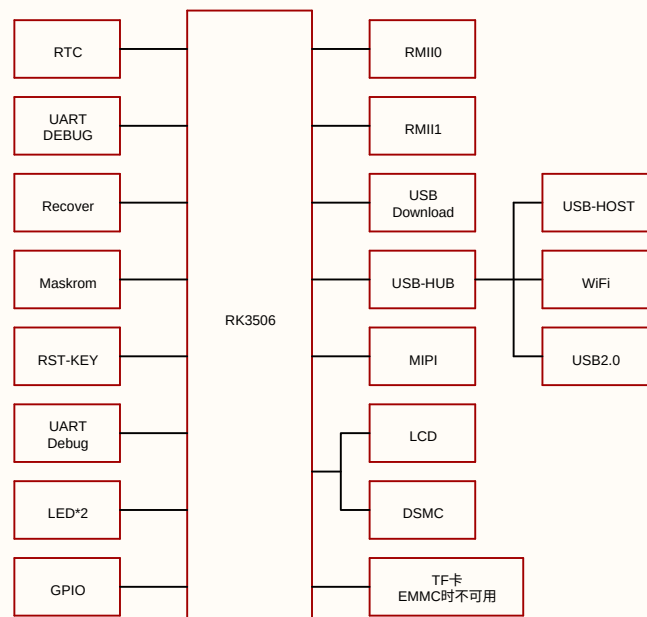
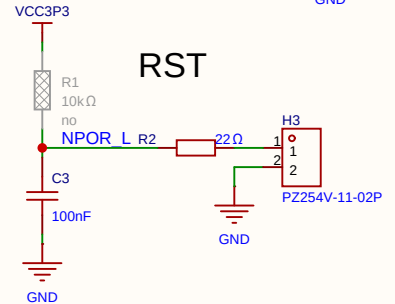
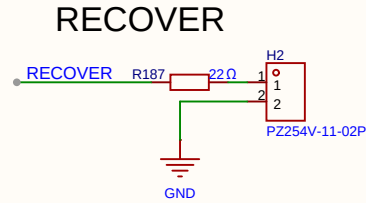
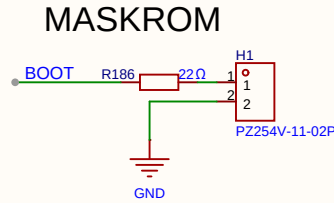
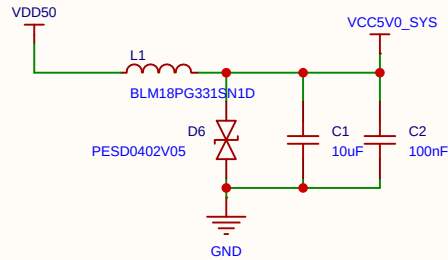
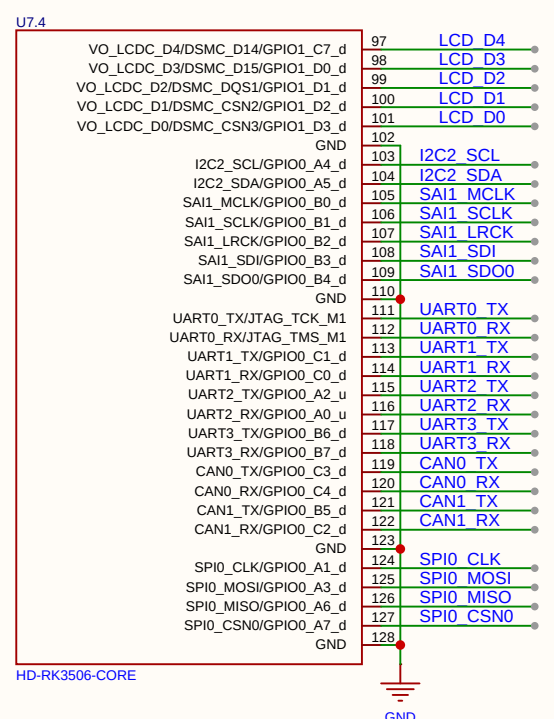
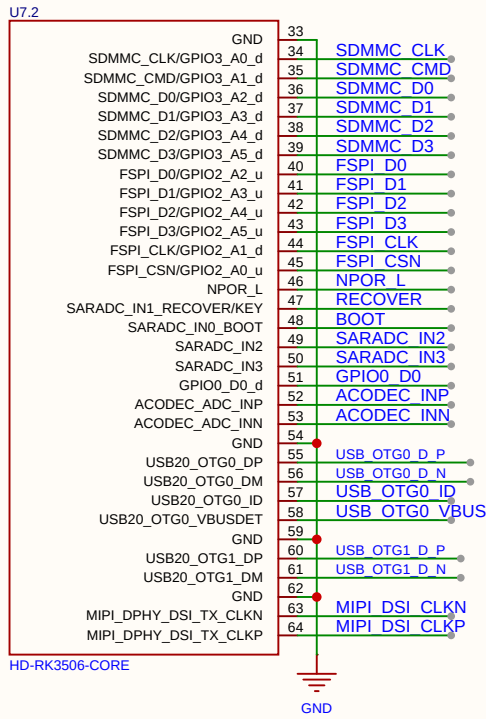
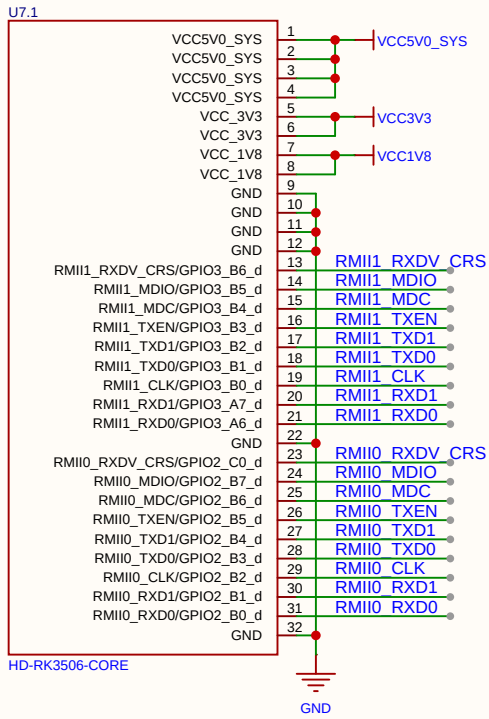
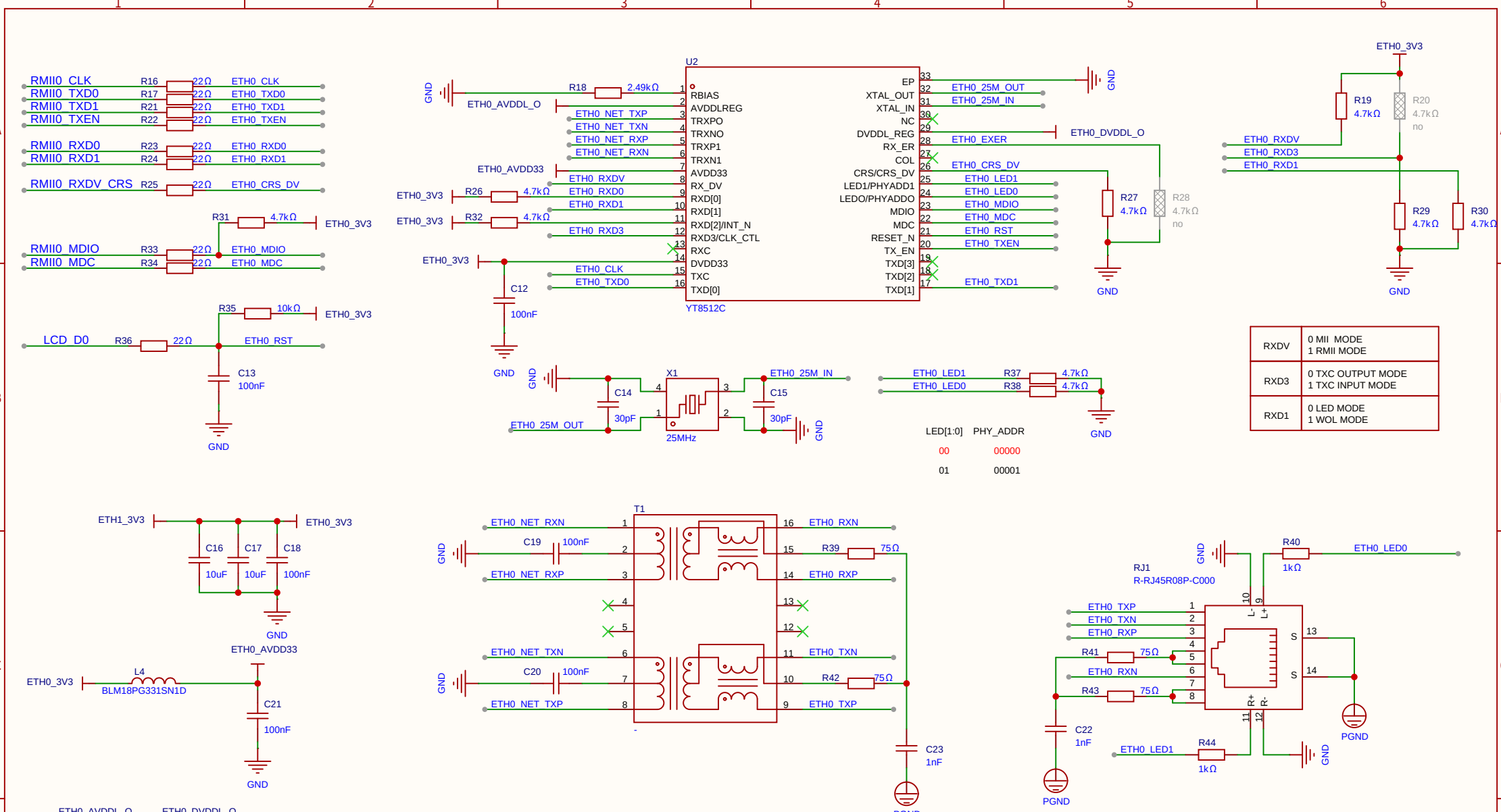




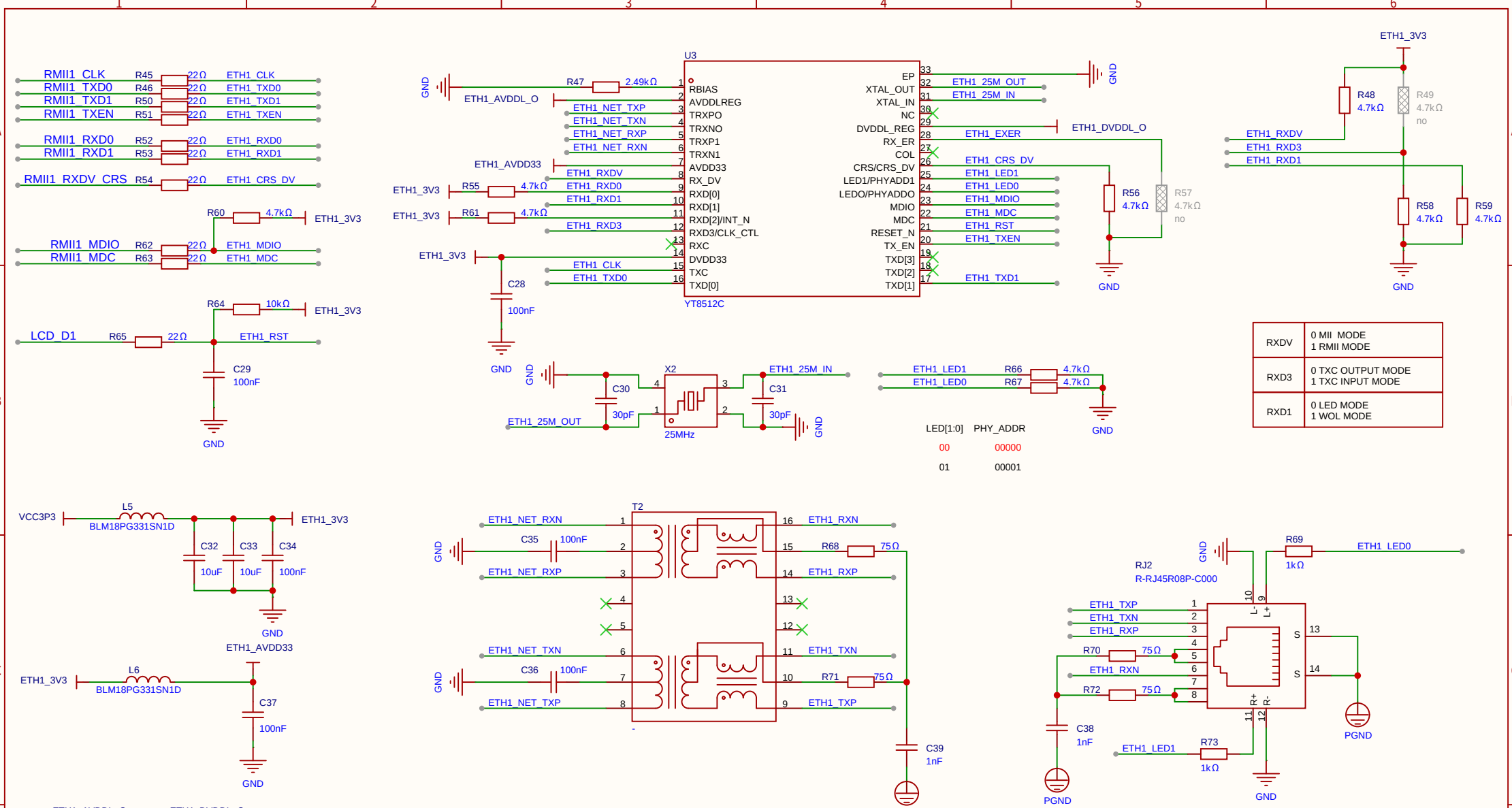
原理图	Schematic1			创建日期	2025-11-27
				更新日期	2025-11-27
板子	Board1			图页	01-Block
绘制		HD-RK3506-EVB-V1_1			
审阅					
		版本	尺寸	页 1 共 11	
		V1.0	A4	嘉立创EDA	



原理图	Schematic1			创建日期	2026-01-13
板子	Board1			更新日期	2026-01-13
绘制				图页	02-BUS
审阅				HD-RK3506-EVB-V1_1	
		版本	尺寸	页 2 共 11	
嘉立创EDA		V1.0	A4	嘉立创EDA	



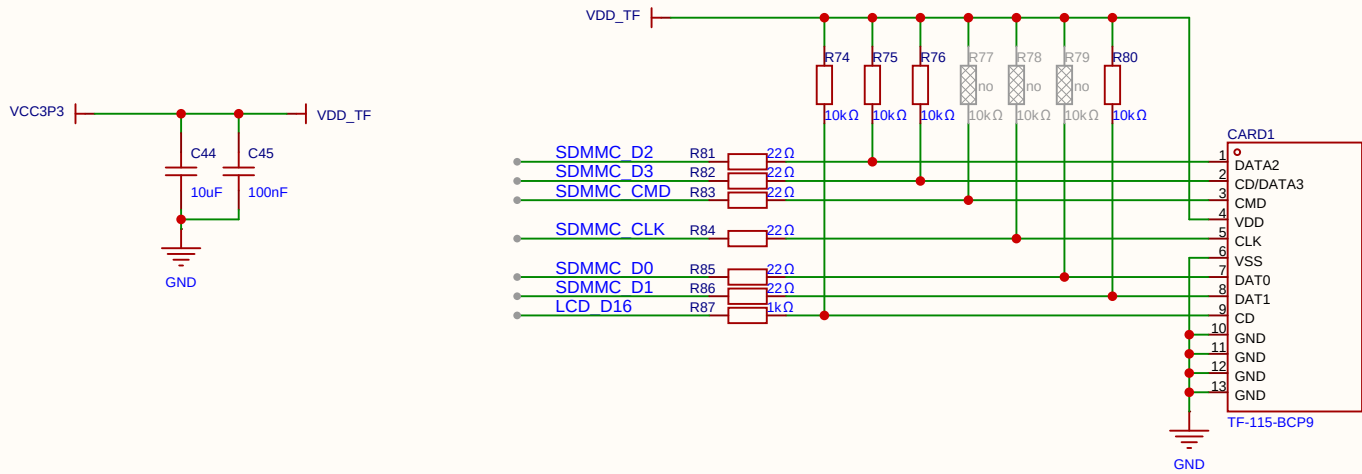
原理图	Schematic1			创建日期	2026-01-13
板子	Board1			更新日期	2026-01-13
绘制	HD-RK3506-EVB-V1_1			图页	04-ETH0
审阅					
		版本	尺寸	页 4 共 11	
嘉立创EDA		V1.0	A4	嘉立创EDA	



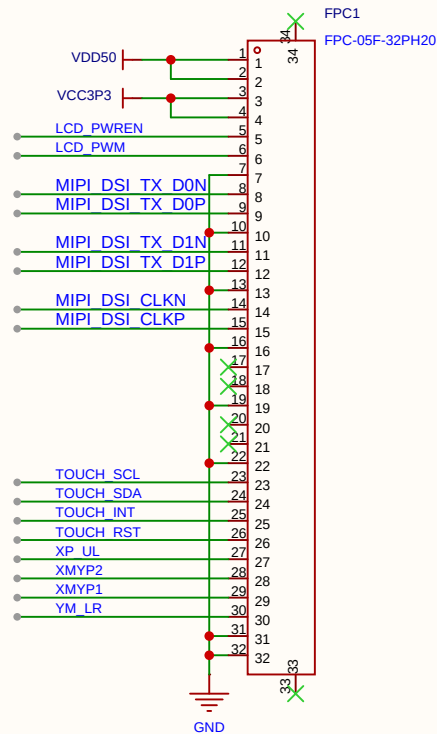
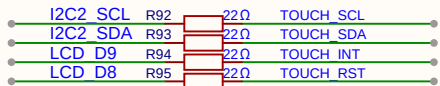
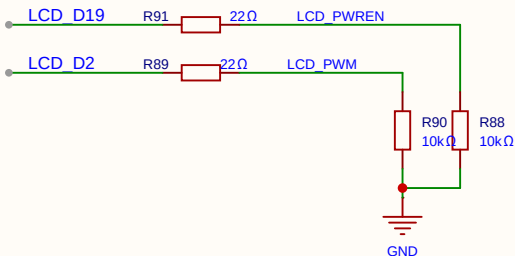
RXDV	0 MII MODE 1 RMII MODE
RXD3	0 TXC OUTPUT MODE 1 TXC INPUT MODE
RXD1	0 LED MODE 1 WOL MODE

LED[1:0]	PHY_ADDR
00	00000
01	00001

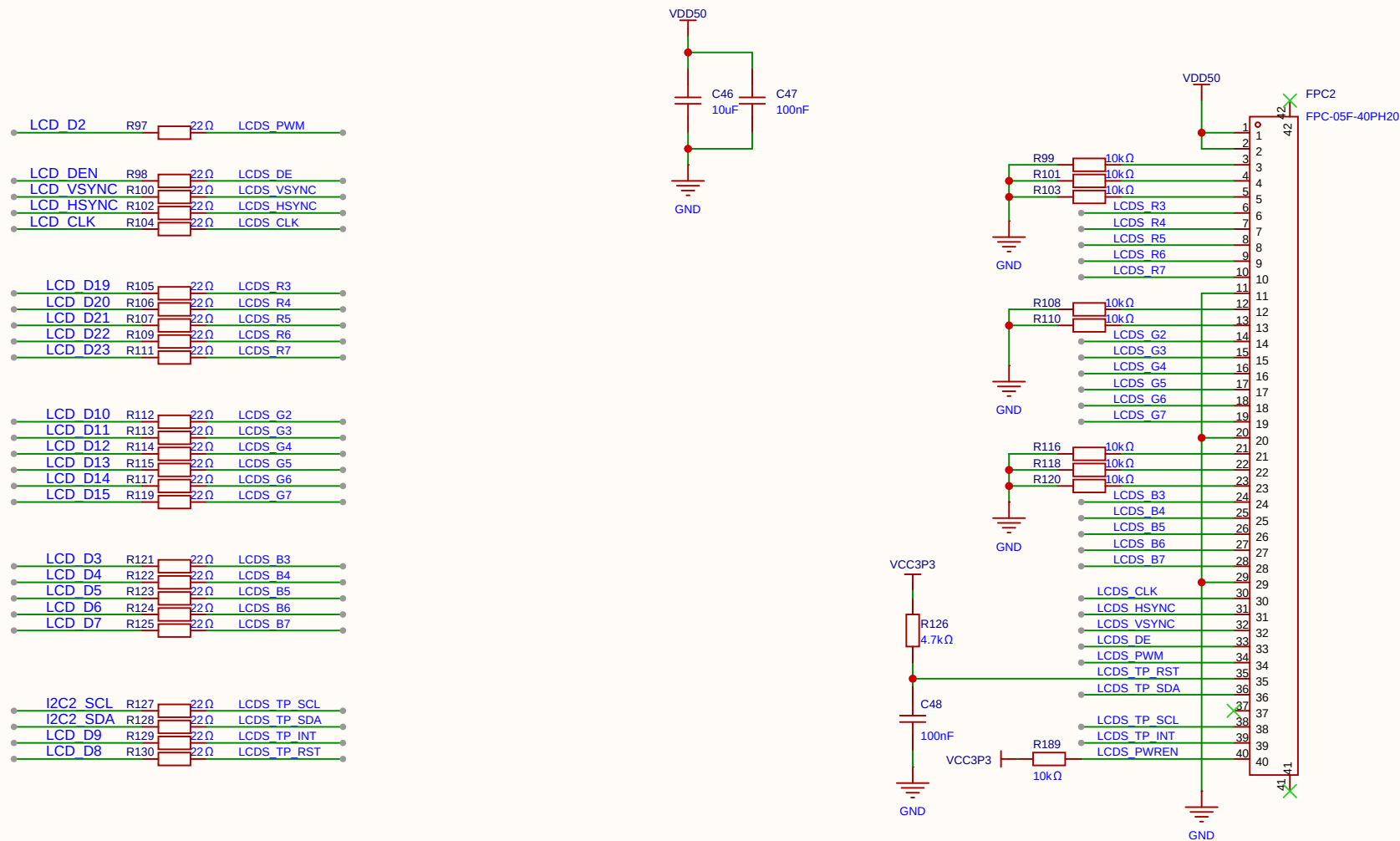
原理图	Schematic1			创建日期	2026-01-13
板子	Board1			更新日期	2026-01-13
绘制				图页	05-ETH1
审阅				HD-RK3506-EVB-V1_1	
		版本	尺寸	页 5 共 11	
嘉立创EDA		V1.0	A4	嘉立创EDA	



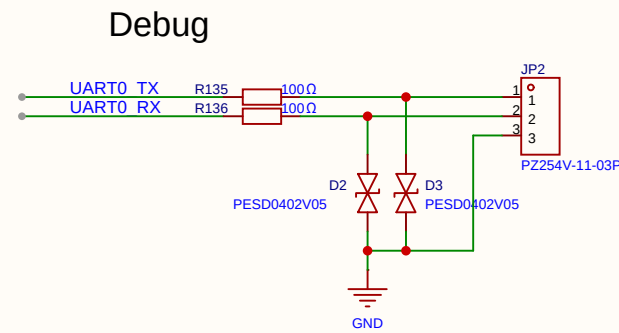
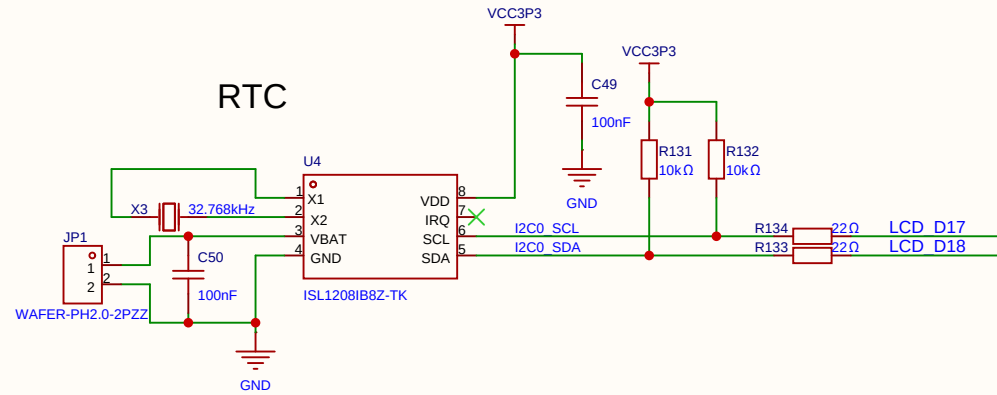
原理图	Schematic1		创建日期	2026-01-14
板子	Board1		更新日期	2026-01-28
绘制	HD-RK3506-EVB-V1_1		图页	06-SD
审阅				
		版本	尺寸	页 6 共 11
嘉立创EDA		V1.0	A4	嘉立创EDA



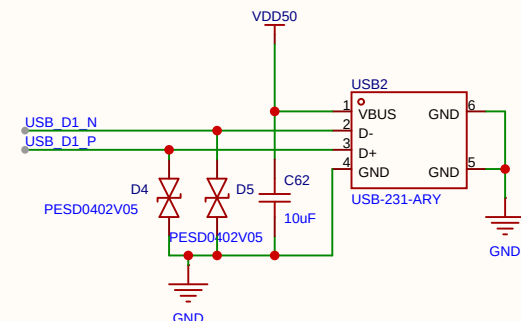
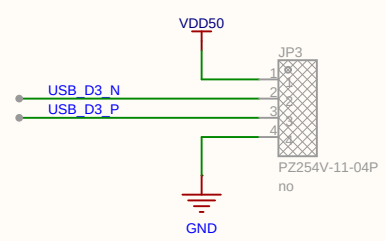
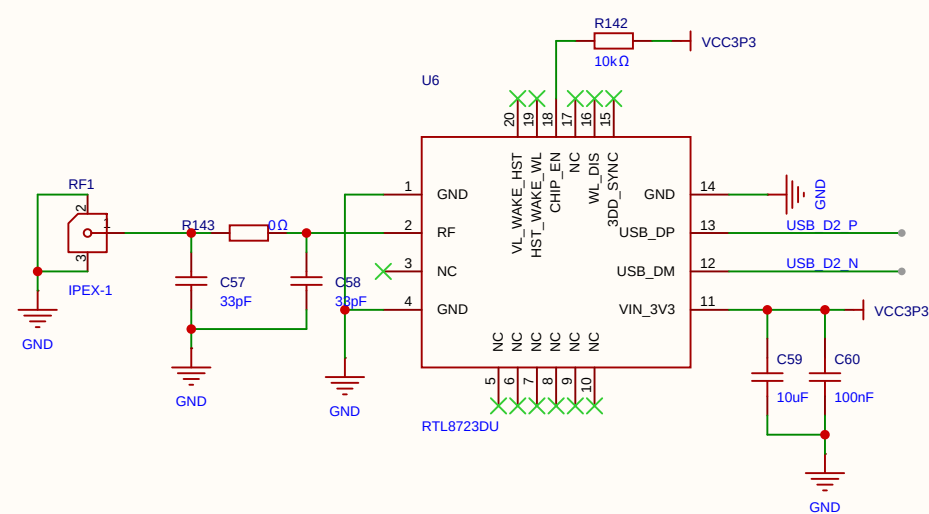
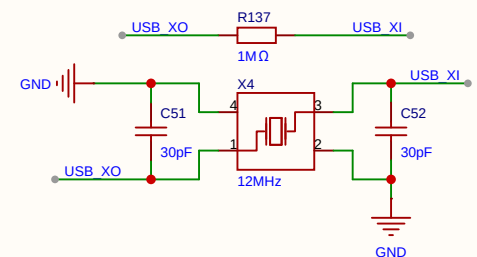
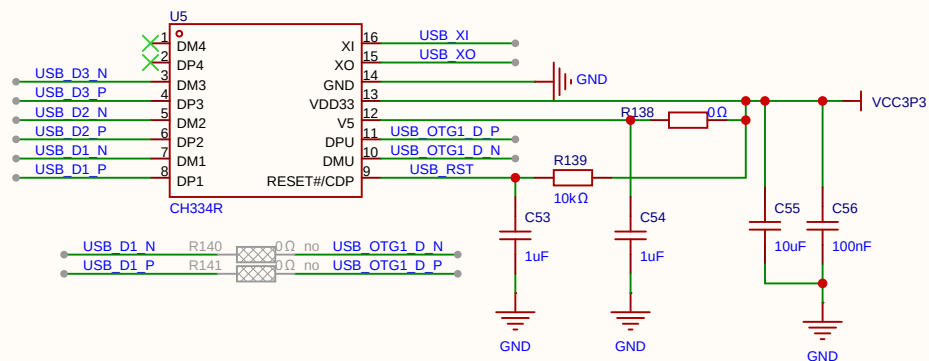
原理图	Schematic1			创建日期	2026-01-13
板子	Board1			更新日期	2026-02-04
绘制		HD-RK3506-EVB-V1_1			
审阅					
		版本	尺寸	页 7 共 11	
嘉立创EDA		V1.0	A4	嘉立创EDA	



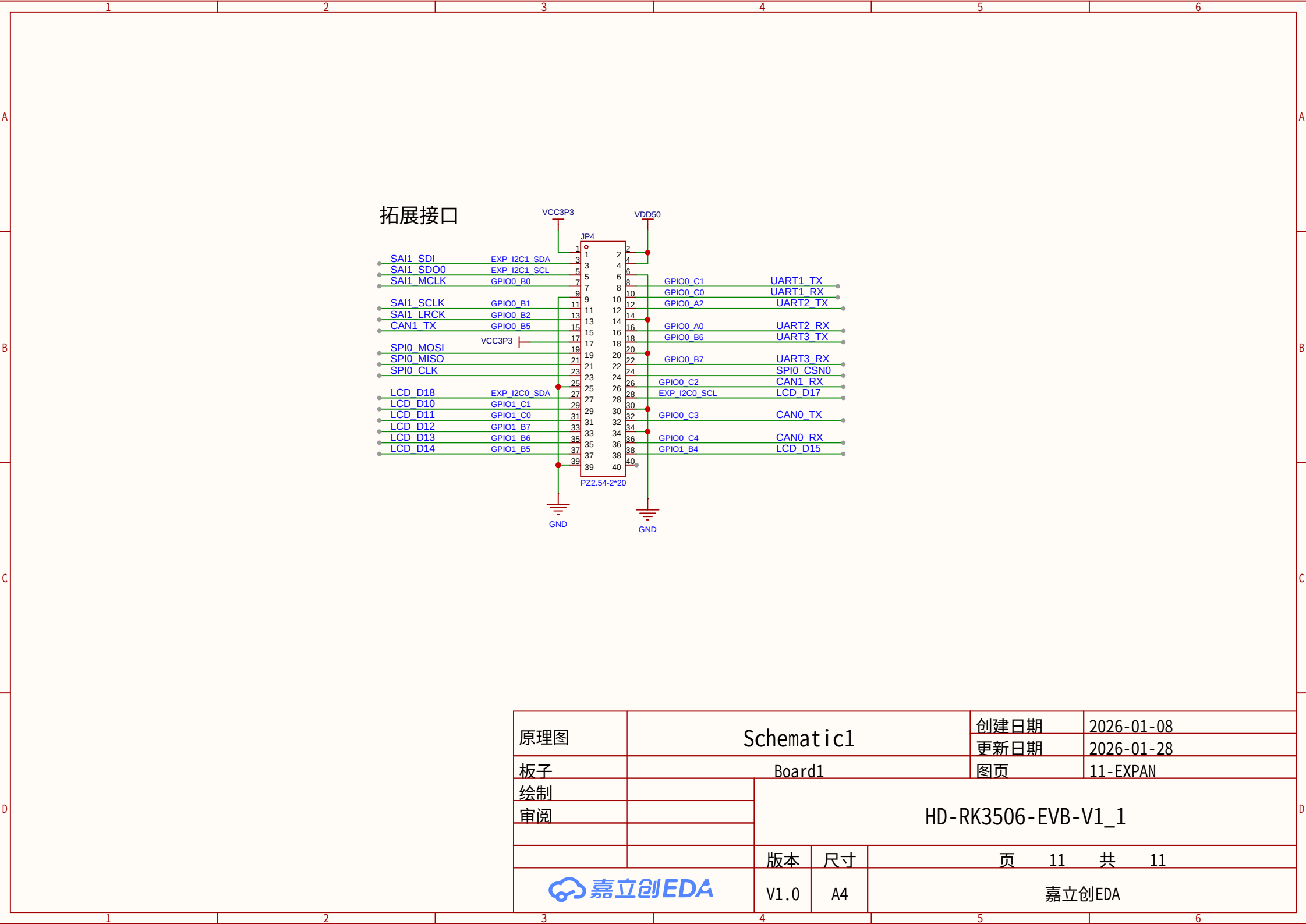
原理图	Schematic1			创建日期	2026-01-13
板子	Board1			更新日期	2026-01-13
绘制	HD-RK3506-EVB-V1_1			图页	08-LCD
审阅					
		版本	尺寸	页 8 共 11	
嘉立创EDA		V1.0	A4	嘉立创EDA	



原理图	Schematic1			创建日期	2026-01-13
板子	Board1			更新日期	2026-01-13
绘制	HD-RK3506-EVB-V1_1			图页	09-RTC-UART
审阅					
	版本	尺寸	页 9 共 11		
嘉立创EDA		V1.0	A4	嘉立创EDA	



原理图	Schematic1			创建日期	2026-01-13
板子	Board1			更新日期	2026-01-13
绘制	HD-RK3506-EVB-V1_1			图页	10-USB
审阅					
		版本	尺寸	页 10 共 11	
嘉立创EDA		V1.0	A4	嘉立创EDA	



原理图	Schematic1			创建日期	2026-01-08
板子	Board1			更新日期	2026-01-28
绘制		HD-RK3506-EVB-V1_1			
审阅					
		版本	尺寸	页 11	共 11
嘉立创EDA		V1.0	A4	嘉立创EDA	

123456